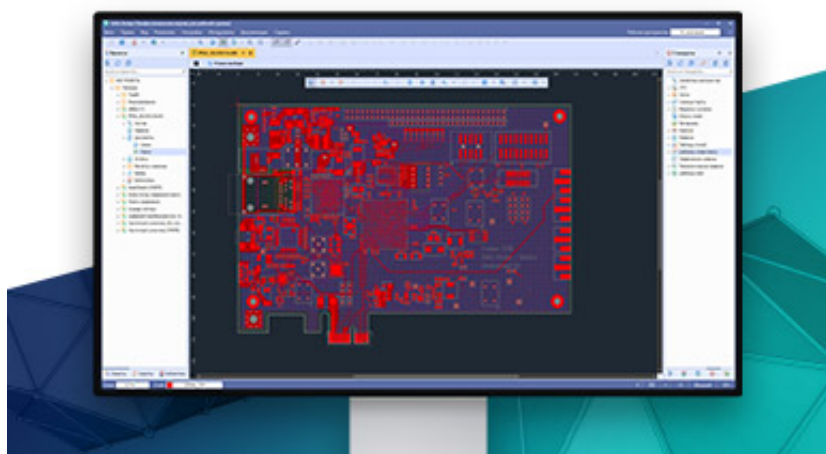


---

# ЭРЕМЕКС на выставке «Электроника России 2023» – комплексный формат и перспективные разработки!

**ЭРЕМЕКС** НА ВЫСТАВКЕ  
ЭЛЕКТРОНИКА РОССИИ



**28-30 ноября в Москве пройдет вторая [выставка электронной продукции российского производства](#), организованная под эгидой Минпромторга и направленная на развитие отечественной электронной промышленности.**

ЭРЕМЕКС, разработчик первой современной российской САПР электроники, реализует комплексный формат участия, который позволит максимально полно представить основные направления развития программных продуктов компании и организовать эффективное взаимодействие с заказчиками по ключевым вопросам.

В рамках нашей экспозиции будут демонстрироваться актуальные версии [Delta Design](#) и [DeltaCAM](#), а также перспективные разработки – альфа-версия кроссплатформенной САПР Delta Design (под Linux) и калькулятор для расчета волнового сопротивления на печатной плате (презентацию можно будет увидеть 29 ноября на семинаре). Представители ЭРЕМЕКС проконсультируют посетителей стенда по вопросам работы в программных пакетах, а также касательно реализации пилотных

---

проектов. Кроме того, предоставят информацию о возможностях получения государственной поддержки на внедрение российской САПР.

В этом году стенд ЭРЕМЕКС будет соседствовать с экспозициями [Ассоциации «Консорциум «Базис»](#) и стратегического партнера компании [АСКОН](#).

**Ждем Вас на нашем стенде А507, павильон 3, зал 13!**

**Для получения [бесплатного билета](#) можно воспользоваться промокодом: egetex.**

### **[Место и время проведения выставки.](#)**

28 ноября Сергей Пилкин, генеральный директор АО «ЭРЕМЕКС», примет участие в Круглом столе «Кадры для высокотехнологичных отраслей промышленности Российской Федерации. Вызовы и пути их решения» (13:30 - 15:00, Конференц-зал 1) в рамках [деловой программы выставки](#).

29 ноября мы приглашаем на семинар **«Перспективные разработки ЭРЕМЕКС в области маршрутов проектирования электроники и микроэлектроники»**, который даст слушателям возможность ознакомиться с теми направлениями развития наших программных продуктов, которые мы видим наиболее важными с точки зрения обеспечения отечественных специалистов в области проектирования электроники полнофункциональным инструментом для реализации стоящих перед ними задач.

**Мероприятие пройдет с 12:00 до 14:00 в Конференц-зале 2.**

### **Программа семинара**

12:00-12:10	<b>Приветственное слово</b>
12:11	<b>DeltaCAM 1.0 - базовый</b>

<p>0-12: 25</p>	<p><b>функционал</b></p> <p>Доклад посвящен САМ-редактору и его возможностям по предпроизводственной подготовке печатных плат. Будет кратко рассмотрен базовый сценарий работы технолога и предложены инструменты для его прохождения</p> <p><b>Попов Сергей</b>, менеджер по продукту, ЭРЕМЕКС</p>
<p>12:2 5-12: 40</p>	<p><b>Работа над кроссплатформенной версией Delta Design</b></p> <p>Данная версия планируется к выпуску в 2024 году. Будет рассказано о выборе средств разработки, создании собственной линейки элементов пользовательского интерфейса (контролов), текущем состоянии работ.</p> <p><b>Калачик Роман</b>, старший программист, ЭРЕМЕКС</p>
<p>12:4 0-12: 55</p>	<p><b>Калькулятор для расчета волнового сопротивления на печатной плате</b></p> <p>Обоснования расчета волнового сопротивления на печатной плате, обзор основных методов расчета и описание численного метода,</p>

	<p>используемого в разработанном калькуляторе. Описание возможностей калькулятора ЭРЕМЕКС (текущее состояния и планы на будущее). Сравнение результатов расчетов волнового сопротивления линий передач.</p> <p><b>Кухарук Вячеслав</b>, инженер по технической поддержке, ЭРЕМЕКС</p> <p><b>Ухин Виктор</b>, инженер по технической поддержке, ЭРЕМЕКС</p>
<p>12:5 5-13: 05</p>	<p><b>ПОЛИНОМ: MDM и Delta Design</b></p> <p>Текущее состояние инструмента синхронизации проектных данных</p> <p><b>Петров Кирилл</b>, АСКОН</p>
<p>13:0 5-13: 20</p>	<p><b>Новые возможности редактора печатных плат в Delta Design 3.7</b></p> <p>Обновленные инструменты проектирования платы открывают новые возможности при работе с проводниками, диф.парами, посадочными местами, правилами проектирования и областями металлизации. Доработки в панели «Свойства» позволяют эффективнее управлять</p>

	<p>элементами платы. Улучшения топологического трассировщика ТороR, сокращающее временные затраты на трассировку платы.</p> <p><b>Зырин Игорь</b>, старший инженер по тестированию, ЭРЕМЕКС</p>
13:2 0-13: 30	<p><b>САПР микроэлектроники. От высокоуровневого проектирования до низкоуровневого синтеза. Улучшения и новые инструменты</b></p> <p><b>Малышев Никита</b>, ведущий разработчик, ЭРЕМЕКС</p>
13:3 0-13: 45	<p><b>Методы и средства реверс-инжиниринга при создании и эксплуатации радиоэлектронных средств</b></p> <p><b>Воруничев Дмитрий</b>, заместитель директора Института радиоэлектроники и информатики, МИРЭА</p>
13:4 5-13: 50	<p><b>Розыгрыш приза</b></p>

Участие бесплатное. Количество участников ограничено.

**Для прохода на семинар обязательна предварительная [регистрация на выставку](#).**

Если у вас возникнут вопросы, пожалуйста, обращайтесь к

---

организатору семинара:

Надежда Лесина

Тел.: +7 (495) 232-18-64 доб. 11459;

E-mail: [les.na@eremex.ru](mailto:les.na@eremex.ru)